

Введите вопрос, его часть или один из вариантов ответа.

Например: правовые отношения



Главная > Архитектура информационных систем

Ответы на тесты по предмету «Архитектура информационных систем» бесплатно

Правильные ответы отмечены зеленым цветом

16-разрядный процессор может одновременно обрабатывать ... информации

8 бит

16 бит

4 бита

32 бита

#1

адресное пространство эвм с 32-разрядной шиной адреса составляют ... адресов

224

3232

232

322

#2

асимметричная пропускная способность цифровых модемов означает, что ...

потoki данных в обоих направлениях одинаковы

объем потока данных зависит от направления

данные могут передаваться только в одном направлении

#3

батарея питания на материнской плате необходима ...

для «прошивки» BIOSa

для генерации тактовых импульсов

для поддержки работы CMOS и RTC при отключении питания системного блока

для стабилизации напряжения

#4

**в процессоре pentium обработка инструкций осуществляется параллельно на двух
пятиступенчатых конвейерах, а выполнение одной инструкции занимает ...**

1/2 такта

1 такт

2 такта

4 такта

#5

**вычислительные машины дискретного действия, работающие с информацией,
представленной в дискретной, цифровой форме, – это ... вычислительные машины**

цифровые

аналоговые

гибридные

цифровые аналоговые гибридные

#6

вычислительные машины комбинированного действия, работающие с информацией, представленной и в дискретной, и в непрерывной форме, – это ... вычислительные машины

аналоговые цифровые гибридные

#7

вычислительные машины непрерывного действия, работающие с информацией, представленной в непрерывной форме, – это ... вычислительные машины

цифровые аналоговые гибридные

#8

вычислительные системы (ВС), в которых компоненты (компьютеры/процессоры) равноправны и каждый может брать управление на себя, называются ...

неоперативными ВС ВС с централизованным управлением ВС с децентрализованным управлением распределенными ВС

#9

вычислительные системы (ВС), в которых управление выполняет выделенный компьютер или процессор, называются ...

неоперативными ВС ВС с децентрализованным управлением распределенными ВС ВС с централизованным управлением

#10

вычислительные системы (ВС), допускающие режим «отложенного ответа», когда результаты выполнения запроса можно получить с некоторой задержкой, называются ...

неоперативными ВС ВС с децентрализованным управлением распределенными ВС ВС с централизованным управлением

#11

вычислительные системы (ВС), компоненты которых могут располагаться на значительном расстоянии, называются ...

неоперативными ВС ВС с децентрализованным управлением распределенными ВС ВС с централизованным управлением

#12

в ячейке оперативной памяти содержится ... информации

бит байт слово двойное слово

#13

для подключения устройств к интерфейсу centronics используется ...

Game-порт LPT-порт COM-порт USB-порт

#14

для подключения устройств к интерфейсу rs-232c используется ...

Game-порт USB-порт LPT-порт COM-порт

#15

для установки современных видеоадаптеров используется слот ...

ISA AGP PCI-E DDR

#16

компьютеры подключаются к локальной сети через ...

аналоговый модем цифровой модем сетевой адаптер COM-порт

#18

мощность блока питания измеряется ...

в ваттах в килограммах в амперах в омах

#19

неверно, что ... находится внутри системного блока

микропроцессор может контроллеры могут блок питания может накопители на дисках могут

#20

неверно, что ... является устройством ввода информации

клавиатура монитор сканер джойстик

#21

объем одного современного модуля оперативной памяти для ibm-совместимых персональных компьютеров составляет ...

от 64 МБ до 128 МБ от 128 МБ до 256 МБ от 512 МБ до 4 ГБ

#22

объем памяти, который занимает один символ ascii, – ...

одно слово один бит один байт

#23

оперативное запоминающее устройство (озу) предназначено ...

только для считывания информации и ее сохранения после выключения питания машины

для считывания, записи и сохранения информации после выключения питания машины

для считывания и записи информации, и после выключения питания машины эта информация пропадает

только для считывания информации, после выключения питания машины эта информация пропадает

#24

организация структуры эвм в виде функционально и конструктивно законченных устройств (процессор, модуль памяти, накопитель на жестком или гибком магнитном диске) называется ...

магистральностью

модульностью построения

иерархией управления

#25

основным назначением интерфейса centronics является подключение ...

принтеров

игровых устройств

манипуляторов

клавиатуры

#26

основным принципом построения эвм является ...

кодирование информации двоичными числами

программное управление

открытость архитектуры

иерархия управления

#27

перезагрузка системного блока, в котором кнопки reset и power совмещены, ...

происходит, если нажать кнопку POWER и удерживать ее в течение 30 сек.

происходит, если быстро нажать кнопку POWER два раза подряд

происходит, если слегка нажать кнопку POWER один раз

не предусмотрена, возможно лишь полное выключение питания

#28

полнота функций, выполняемых информационно-вычислительной сетью, означает ...

количество данных, передаваемых через сеть за единицу времени

обеспечение выполнения всех предусмотренных функций и по доступу ко всем ресурсам, и по совместной работе узлов, и по реализации всех протоколов и стандартов работы

среднее количество запросов пользователей сети, исполняемых за единицу времени

#29

понятия «адаптер» и «контроллер» ...

имеют соподчиненное значение: адаптер – это контроллер, способный к самостоятельным действиям после получения команд от обслуживающей его программы

являются синонимами

имеют соподчиненное значение: контроллер – это адаптер, способный к самостоятельным действиям после получения команд от обслуживающей его программы

#30

понятия «многомашинные вычислительные системы» и «информационно-вычислительные сети» ...

имеют совершенно различное значение

являются синонимами

являются соподчиненными: информационно-вычислительная сеть – это многомашинная вычислительная система, в которой компьютеры связаны между собой через устройства обмена информацией по каналам связи

#31

последовательность выполнения инструкций процессором ...

не может быть нарушена

может быть нарушена вследствие воздействия как внутренних, так и внешних причин

может быть нарушена вследствие воздействия внешних причин

может быть нарушена вследствие воздействия внутренних причин

#32

при прокладке внутри одного здания наибольшее распространение получили локальные сети, использующие ...

телефонный кабель

коаксиальный кабель

витую пару

оптоволоконный кабель

#33

при прокладке кабеля внутри одного здания наиболее высокую скорость передачи данных обеспечивают локальные сети, использующие ...

коаксиальный кабель

витую пару

оптоволоконный кабель

телефонный кабель

#34

программно-видимые свойства процессора называются ...

производительностью процессора

архитектурой процессора

микроархитектурой процессора

#36

регуляторы напряжения на материнской плате используются ...

для обеспечения ровного потока напряжения в схеме

для обеспечения сглаживания скачков напряжения

для преобразования входного напряжения

#37

сеть, в которую входят пользователи одного предприятия, находящиеся в разных помещениях, – это ... вычислительная сеть

локальная региональная глобальная всемирная

#38

сеть, в которую входят пользователи одного района, города или региона, – это ... вычислительная сеть

локальная региональная глобальная всемирная

#39

система компьютеров, объединенных каналами передачи данных, – это ...

информационно-вычислительная сеть информационно-вычислительная система
 система распределенной обработки данных

#40

скорость считывания данных из ячейки оперативной памяти измеряется ...

в герцах в секундах в байтах в ваттах

#41

средства мультимедиа ...

не относятся к диалоговым средствам
 и диалоговые средства – это разные, совершенно несопоставимые группы технических средств
 относятся к диалоговым средствам (некоторые, но не все) относятся к диалоговым средствам

#42

суперскалярный процессор имеет ...

два и более конвейеров только три конвейера только два конвейера только один конвейер

#43

тактовая частота модулей памяти ddr dram приблизительно находится в диапазоне ...

25–50 МГц 50–75 МГц 100 и более МГц

#44

универсальность информационно-вычислительной сети означает ...

количество данных, передаваемых через сеть за единицу времени
 среднее количество запросов пользователей сети, исполняемых за единицу времени
 обеспечение выполнения всех предусмотренных функций и по доступу ко всем ресурсам, и по совместной

работе узлов, и по реализации всех протоколов и стандартов работы

возможность подключения к сети разнообразного технического оборудования и программного обеспечения от разных производителей

#45

устройства, подключаемые к системному блоку, называются ...

устройствами сопряжения

внешними устройствами

периферийными устройствами

интерфейсными устройствами

#46

устройства сопряжения предназначены для подключения ...

системных устройств

стандартных периферийных устройств

нестандартных периферийных устройств

периферийных устройств узкой специализации

#47

частота ... является опорной для генератора тактовых импульсов

шины PCI

процессора

системной шины

шины USB

#49

Политика конфиденциальности

* Сайт не гарантирует 100% верности всех ответов.

Поделиться: